

№	ФИО студента	№ ПК	Присутствие					1 лаба	Вар I	Выполнение			Вар II	Выполнение			Зачёт
			1	2	3	4	5			GATE	BEH	Synth		GATE	BEH	VHDL	
1	Альметов Руслан Рамильевич	13	+														
2	Глинин Антон Сергеевич	18	+					+	2								
3	Даниленко Никита Алексеевич	8	+														
4	Имаралиев Эркинбек Камбаралиевич	10	+														
5	Кислов Андрей Максимович	14	+														
6	Лагунин Артём Александрович	17	+														
7	Лобанов Илья Андреевич	7	+														
8	Мамедханов Шюкюр Адалатович	21	+														
9	Мусихина Екатерина Михайловна	2	+														
10	Ольховиков Матвей Андреевич	9	+														
11	Полещук Кирилл Игоревич	16	+														
12	Раковский Никита Владимирович	12	+														
13	Рудаков Дмитрий Сергеевич	4	+														
14	Русанова Кристина Денисовна	1	+														
15	Селезнева Алиса Вадимовна	3	+														
16	Серкин Валерий Максимович	20	+														
17	Сиротин Алексей Сергеевич	5	+														
18	Телевятин Денис Витальевич	30	+					+	18								
19	Томашук Юрий Михайлович	19	+					+	19								
20	Тришкин Даниил Александрович	6	+														
21																	
22	Калмыков Иван Алексеевич	11	+														
23																	
24																	
25																	
26																	
27																	
			09.фев	09.мар	23.мар	06.апр	20.апр										